

# S B Ě R N I C E I Q 1 5 1

Vývod	Signál	Směr přenosu	Druh budiče	Poznámka
1,2	+12V			Napájení
3,4	+5V			Napájení
5,6	0V			Napájení
7	A0	obousm.	TS	Adresní sběrnice
8	A1	obousm.	TS	Adresní sběrnice
9	A2	obousm.	TS	Adresní sběrnice
10	A3	obousm.	TS	Adresní sběrnice
11	A4	obousm.	TS	Adresní sběrnice
12	A5	obousm.	TS	Adresní sběrnice
13	A6	obousm.	TS	Adresní sběrnice
14	A7	obousm.	TS	Adresní sběrnice
15	A8	obousm.	TS	Adresní sběrnice
16	A9	obousm.	TS	Adresní sběrnice
17	A10	obousm.	TS	Adresní sběrnice
18	A11	obousm.	TS	Adresní sběrnice
19	A12	obousm.	TS	Adresní sběrnice
20	A13	obousm.	TS	Adresní sběrnice
21	A14	obousm.	TS	Adresní sběrnice
22	A15	obousm.	TS	Adresní sběrnice
23	D0	obousm.	TS	Datová sběrnice
24	D1	obousm.	TS	Datová sběrnice
25	D2	obousm.	TS	Datová sběrnice
26	D3	obousm.	TS	Datová sběrnice
27	D4	obousm.	TS	Datová sběrnice
28	D5	obousm.	TS	Datová sběrnice
29	D6	obousm.	TS	Datová sběrnice
30	D7	obousm.	TS	Datová sběrnice
31	MR*	obousm.	TS	Čtení z paměti
32	MW*	obousm.	TS	Zápis do paměti
33	IOR*	obousm.	TS	Čtení z perif. obvodu
34	OIW*	obousm.	TS	Zápis do perif. obvodu
35	NRDY*	vst.	OK	Nepřipravenost
36	HOLD*	vst.	OK	Žádost o DMA přenos
37	HLDA	výst.		Akceptování žádosti o DMA přenos
38	RAM*	vst.	OK	Blokování paměti RAM
39	INT0*	vst.	OK	Žádost o přerušení
40	INT1*	vst.	OK	Žádost o přerušení
41	INT2*	vst.	OK	Žádost o přerušení
42	INT3*	vst.	OK	Žádost o přerušení
43	INT4*	vst.	OK	Žádost o přerušení
44	VID*	vst.	OK	
45	OSC	výst.		Kmitočet 18432 kHz
46	Ø2 TTL	výst.		Signál Ø2
47	NF	vst.	A	Akustická signalisace
48				
49				
50	INIT*	výst.		Inicialisace obvodů
51	SS*	obousm.		Snímková synchronizace
52	SR*	obousm.		Řádková synchronizace
53				
54	ZS*	obousm.		Snímkové zatemnění
55	ZR*	obousm.		Řádkové zatemnění
56	DMA*	vst.	OK	Činnost DMA
57,58	0V			Napájení
59,60	-5V			Napájení
61,62	-12V			Napájení